Procès-verbal du 11.09.2024

Présents

* Loïc David (LDD)
* Philippe Bovey (PBY)

État des lieux

* Test de la carte
  + Alimentation testée 🡪 OK
  + Microcontrôleur 🡪 OK
  + LEDs 🡪 OK
  + ADC-DAC 🡪 OK
  + FTDI 🡪 à tester
* Programmation
  + Fonctionnement de l’ADC 🡪 OK
  + Fonctionnement DAC 🡪OK
  + Gestion LEDs 🡪 OK
  + Lecture fréquence et tension 🡪 A faire

Problèmes rencontrés

* Algorithme pour mesurer la fréquence
  + Comment faire l’algorithme ainsi que la gestion de l’application principale

Solutions proposées par LDD

* Algorithme pour mesurer la fréquence
  + Utiliser un tableau et compter le nombre d’échantillons quand le signal est en position afin d’avoir la fréquence. Faire cela pour 1 fréquence puis ajouter les autres fréquences quand cela fonctionnera.

Décisions prises par LDD & PBY

* *Structure du rapport* 
  + *Pour les testes*
    - *Schéma*
    - *Petit procès de mesure*
    - *Tableau de mesure*
  + *Software*
    - *Configuration microcontrôleur*
    - *Architecture 🡪 diagramme*
    - *Listing*
    - *Main.c*
      * *Nom fonction / paramètre / description*
    - *Librairies* 
      * *Nom fonction / paramètre / description*

Suite du projet / objectifs - jusqu’au

* Tester fonctionnement du FTDI
* Réussir à pouvoir mesurer une fréquence et une tension
* Avancer au maximum le rapport

Prochaine réunion :

Mercredi 18.09.2024

Destinataires de ce PV

* Philipe Bovey
* Aurélie Cuagnier

Lausanne le 16.09.2024

Loïc David